

出力スケラブルな SLED をベースとした真性乱数生成器

中国とアメリカの研究チームによって開発された真性の乱数生成器 (RNG) は、スーパーミネッセント LED (SLED) をベースとした機構によって、2系列の独立した 10Gbit のランダムビットストリームを同時に発生させることができる⁽¹⁾。この手法は、20系列以上のランダムビットストリームを同時に発生させることも可能だ。

真性 RNG は暗号作成にとって非常に重要であり、科学的なアプリケーションや宝くじサービスに利用されるとともに、アーティストやミュージシャンによっても活用されている。擬似 RNG は真性 RNG に比べて単純だが、それらが発生した数に非ランダム性の兆候が見られるため有用度は低い。

これら 2 タイプのツール間には大きな違いがある。擬似 RNG は 1 組の初期

値を設定してランダムに見える 1 つの数系列を生成し、それらの上で大量の演算を実行する計算機アルゴリズムの形をとる。擬似 RNG アルゴリズムの特徴の 1 つは、同じ 1 組の初期値をそれに与えると、常に同じ最終数列を生成することだ。

対照的に、真性 RNG はある物理現象を利用して実在のランダム性をその結果に導入する。ウェブで検索すると、擬似 RNG アルゴリズムを提供する多数のサイトに会おうが、真性 RNG について記述しているサイトは非常に少ない。これらのサイトの 1 つが www.random.org であり、同サイトによるとこの RNG は大気雑音を使ってランダム性を発生させているという。真性 RNG 特性が得られる他のアプローチには光子計数、カオスレーザ、真空中の量子ゆらぎの

検出などがある。

「真性の」RNG であっても非ランダムなバイアスを含む可能性がある。そのため、米国立標準技術研究所 (NIST) は真性 RNG と認定するための一連の厳格な乱数検定法を開発した。SLED ベースの RNG はこれらの検定に合格した。

単純でコンパクトなシステム

中国の北京師範大学と米メリーランド大学からなる研究チームは、市販の広帯域ファイバ結合 SLED を 2 つの波長分割多重化フィルタに結合して、1540 nm および 1555 nm の 2 チャンネルをいずれも 2.2 nm の光伝送帯域幅で構成した。これらのチャンネルをそれぞれ 11 GHz 受光器によって検出した。2 つの狭いスペクトルスライスは、背景電気雑音に比べてはるかに大きく、高速で

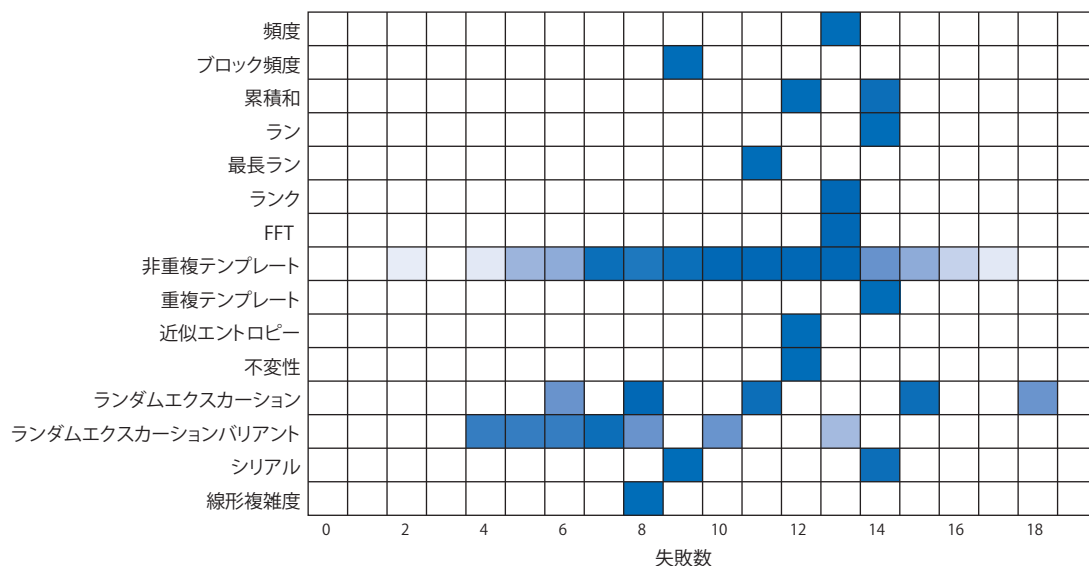


図1 グレースケール図は時間遅延 XOR 演算を含む NIST 乱数検定の結果を示している。SLED ベースの真性乱数生成器 (RNG) によって生成されたビットストリームについて実施された。このチャートは各種検定における 1000 回のトライアル中の失敗数を示している (ただしランダムエクスカージョンバリエーション検定は 561 回トライアルの結果である)。この RNG はすべての検定に合格した。

振動する電気信号として得られた。

クロックコンパレータをそれぞれの信号のしきい値検出のために設定し、外部10GHzクロック信号に対してチェックされ、ビットエラーレートテスト (BERT) で処理されたランダムビット系列を生成した。データ取得は外部トリガーによって、両チャンネルが同時に同期させて開始した。

結果として得られた2つのビットストリームはチャンネル間での相関を示さなかったが、統計的検定は完全なランダム性からははずれていることを明らかにした。しかし、研究チームは、各ビットストリーム間の排他的論理和 (XOR) 演算を実行し、生成されたビットストリームの時間遅延コピー (26ビット程度

の短い遅延) がすべての出現と検定に対して真のランダム性を示すことを証明した。さらに、XOR結果はオリジナルの系列との明確な相関関係も全く示さなかった。(このXORはオフラインで計算されたが、リアルタイムでも容易に実行できると研究チームは語っている。)

NIST統計的検定 (全188) をこのデータに適用した。検定を通過するためには、1000回のトライアル中19以上の失敗があってはならない (唯一ランダムエクスカージョンバリエーションテストだけは561回のトライアルで13回までの失敗が許容される)。このXOR処理されたデータは両方の光チャンネルですべての検定に合格した (図1)。また研究チームは両チャンネルからビット系

列を抽出し、連続的にそれらをインターリーブして、その結果をNIST検定にかけた。これもまた合格した。

SLEDは75nmの広帯域なスペクトルを持つので、さらに多くのチャンネルをこのセットアップに容易に追加することができる。例えば、単一SLEDを使った20チャンネルの装置は200Gbpsの速度でランダムビットを発生するだろう。このシステムは市販の小形部品のみで構成されているため、超高速の真性乱数生成器をボード上またはチップレベルで集積することができた。

(John Wallace)

参考文献

- (1) X. Li et al., Opt. Lett., 36, 6, 1020 (Mar. 15, 2011).

LFWJ