

# EMC要求に適合するための基本的設計手法

**Paul Lee**  
 Director of Business Development  
 Murata Power Solutions, Milton Keynes, UK

タビリティの両方を減らす目的で適用できる多数の技術がある。

**電** 磁両立性（EMC）関係の国際規則や国内規則を厳守しなければならない多くのエンジニアにとって、電磁妨害（EMI）は悩みの種である。しかし、EMCを達成するために、エミッションとサセプ

## 電源

では電源から始めよう。どんな電源供給ラインでもループは最小限にし、負荷直近境界にQの低いフィルタを用いて、電源供給ラインからの影響を分離する（図1参照）。

システムの高速部分は、電源ライン入力の最も近くに置き、最も低速な部分は離して置

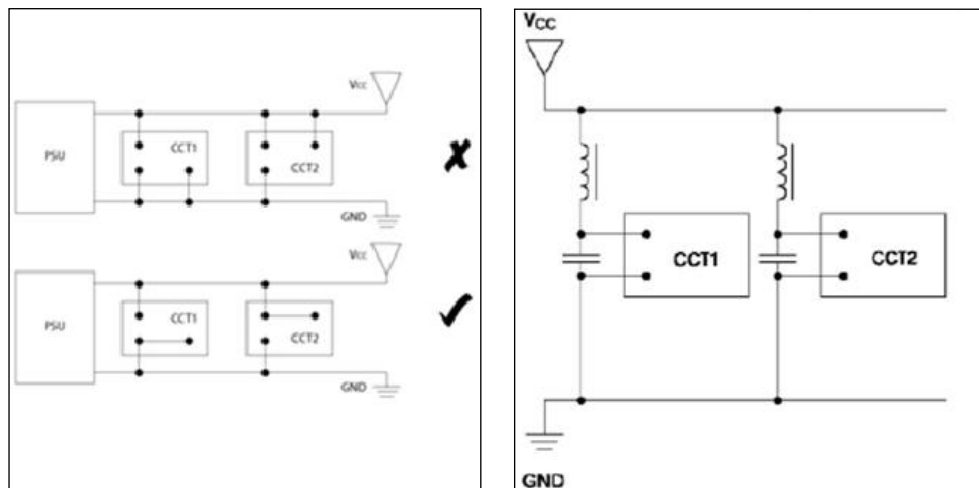


図1. 電源供給ラインループを削除し、負荷直近境界で影響を分離する。